

РОСЖЕЛДОР
Федеральное государственное бюджетное
образовательное учреждение высшего образования
Ростовский государственный университет путей сообщения
(ФГБОУ ВО РГУПС)
Лиховской техникум железнодорожного транспорта
(ЛиТЖТ — филиал РГУПС)

ДОКУМЕНТ ПОДПИСАН ЭЛЕКТРОННОЙ ПОДПИСЬЮ

Сертификат 00905df85871e9daf4bc8729f3d58e3033

Владелец Полухина Виктория Ивановна

с 18.08.2025 по 11.11.2026

РАБОЧАЯ УЧЕБНАЯ ПРОГРАММА ДИСЦИПЛИНЫ
ОП.06 ЦИФРОВАЯ СХЕМОТЕХНИКА

для специальности
23.02.09 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)

базовый уровень среднего профессионального образования
очное отделение

Каменск-Шахтинский
2026

Рабочая программа учебной дисциплины разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования 23.02.09. Автоматика и телемеханика на транспорте (железнодорожном транспорте), утвержденного приказом Министерства образования и науки РФ от 27.08.2024 г. № 608

Организация – разработчик: Лиховской техникум железнодорожного транспорта – филиал федерального государственного бюджетного образовательного учреждения высшего образования «Ростовский государственный университет путей сообщения»

Разработчик: Пешина Л.В, преподаватель ЛиТЖТ — филиала РГУПС

СОДЕРЖАНИЕ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	7
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ	23
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ	25

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Цифровая схемотехника

1.1. Область применения программы

Рабочая программа дисциплины разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования (далее СПО) 23.02.09 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.2. Место дисциплины в структуре основной профессиональной образовательной программы: профессиональный цикл, общепрофессиональная дисциплина.

1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины:

В результате освоения дисциплины обучающийся должен овладеть следующими компетенциями:

- ОК.1 Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам
- ОК.2 Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности
- ОК. 3 Планировать и реализовывать собственное профессиональное и личностное развитие, предпринимательскую деятельность в профессиональной сфере, использовать знания по финансовой грамотности в различных жизненных ситуациях
- ОК.4 Эффективно взаимодействовать и работать в коллективе и команде
- ОК.5 Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста
- ОК.6 Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межличностных и межрелигиозных отношений, применять стандарты антикоррупционного поведения
- ОК.9 Пользоваться профессиональной документацией на государственном и иностранном языках

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	98
Обязательная аудиторная учебная нагрузка (всего)	64
в том числе:	
теории	48
практические занятия	8
лабораторные работы	8
Самостоятельная работа	16
<i>Промежуточная аттестация в форме экзамена</i>	<i>18</i>

2.2. Тематический план и содержание учебной дисциплины ЦИФРОВАЯ СХЕМОТЕХНИКА

Наименование разделов и тем	Содержание учебного материала, лабораторные и практические работы, самостоятельная работа обучающихся	Объем часов	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Введение	<p>Содержание учебного материала</p> <p>Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханики на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро-ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте.</p>	2	ОК 01, ОК 02
Раздел I Арифметические основы цифровой схемотехники		8	
Тема I.1 Формы представления числовой информации в цифровых устройствах	<p>Содержание учебного материала</p> <p>Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и</p>	2	ОК 01, ОК 02

	плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда.		
	Практическое занятие №1 Кодирование целых, дробных и смешанных чисел в различных системах счисления.	1	OK 01, OK 02
	Практическое занятие №2 Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда.	1	
Тема 1.2 Арифметических операций с кодированными числами	Содержание учебного материала Особенности выполнения арифметических операции над многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) с знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций над кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоичных-десятичных чисел со знаковым и без знакового разряда.	2	OK 01, OK 02, OK 6
	Практическое занятие №3 Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.	2	OK 01, OK 02
Раздел 2 Логические основы цифровой схемотехники		10	
Тема 2.1 Функциональная логика	Содержание учебного материала Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая (запись формулой) запись. Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их	2	OK 01, OK 02, OK 3-6

	<p>функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства.</p> <p>Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций.</p> <p>Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальные (базовые) логических элементов для реализации элементарных и комбинационных функций.</p>		
	<p>Практическое занятие №4</p> <p>Формы представления функций алгебры логики и их минимизация</p>	2	ОК 01, ОК 02
<p>Тема 2.2 Основы синтеза цифровых логических устройств</p>	<p>Содержание учебного материала</p> <p>Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Запись переключательных функций в универсальных базисах И-НЕ и ИЛИ-НЕ. Оценочные показатели работы функций.</p> <p>Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещённых и неопределённых наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация – построение логических схем по переключательным функциям. Особенности построения логических устройств.</p>	2	ОК 01, ОК 02, , ОК 3-6
	<p>Практическое занятие №5</p> <p>Построение схем цифровых логических устройств методом синтеза.</p>	2	ОК 01, ОК 02

<p>Тема 2.3 Цифровые интегральные микросхемы</p>	<p>Содержание учебного материала Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств.</p>	<p>2</p>	<p>ОК 01, ОК 02, , ОК 3-6</p>
<p>Раздел 3 Последовательностные цифровые устройства – цифровые автоматы</p>		<p>16</p>	
<p>Тема 3.1 Цифровые триггерные схемы</p>	<p>Содержание учебного материала Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры. Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в</p>	<p>7</p>	<p>ОК 01, ОК 02</p>

	<p>интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счётных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггер на основе RS-триггера с устранением состояния неопределённости. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: $RS \rightarrow T$; $D \rightarrow T$; $RST \rightarrow D$; $RST \rightarrow JK$; $JK \rightarrow RS$; $JK \rightarrow T$; $JK \rightarrow D$. Условное графическое обозначение триггеров.</p>		
	<p>Лабораторная работа №1 Исследование работы интегральных триггеров на логических элементах</p>	1	ОК 01, ОК 02
<p>Тема 3.2 Цифровые счётчики импульсов</p>	<p>Содержание учебного материала Общие сведения о счётчиках. Назначение и типы счётчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счёта счётчика. Переполнение счётчика.</p> <p>Принципы построения и работы счётчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счётчиков (таблица истинности - состояний) и закон функционирования счётчика (характеристическое уравнение). Разрядность и коэффициент пересчёта счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счётчиках (последовательный и параллельный). Синхронные и асинхронные счётчики. Счётчик с изменяемым направлением счёта (реверсивный счетчик). Самоостанавливающийся счётчик. Декадный двоично-десятичный счётчик. Построение и принцип работы счётчиков с</p>	4	ОК 01, ОК 02, ОК 3-6

	<p>переменным коэффициентом пересчёта. Кольцевые счётчики. Построение суммирующего двоичного счётчика методом синтеза. Варианты графического изображения функциональных схем счётчиков (вертикальное и горизонтальное). Условное графическое обозначение счётчиков. Каскадное соединение счётчиков (многоразрядные счётчики). Схемы делителя частоты импульсной последовательности на основе двоичных счётчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления).</p> <p>Лабораторная работа № 2. Исследование функциональных схем счетчиков.</p>		
		1	2
Тема 3.3 Регистры	<p>Содержание учебного материала Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приёма двоичной информации в последовательном коде и выдачи – в параллельном коде и наоборот. Сдвигающие регистры, как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов.</p> <p>Лабораторная работа №3 Исследование функциональных схем регистров</p>	2	ОК 01, ОК 02
		1	ОК 01, ОК 02
Раздел 4 Комбинационные цифровые устройства		14	
Тема 4.1 Шифраторы и дешифраторы	<p>Содержание учебного материала Назначение шифраторов и дешифраторов, как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и</p>	1	ОК 01, ОК 02, ОК 3-6

	<p>дешифратора. Матричные, линейные и прямоугольные дешифраторы. Ёмкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы.</p> <p>Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ.</p>		
	<p>Лабораторная работа №4 Исследование функциональных схем шифраторов и дешифраторов</p>	1	ОК 01, ОК 02
Тема 4.2 Преобразователи кодов	<p>Содержание учебного материала Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой вид, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ.</p>	2	ОК 01, ОК 02
Тема 4.3 Мультиплексоры и демультиплексоры	<p>Содержание учебного материала Назначение мультиплексоров и демультиплексоров, как элементов устройств передачи и приёма информации. Мультиплексоры, как цифровые многопозиционные переключатели - коммутаторы. Демультиплексор, как селекторы распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров.</p>	3	ОК 01, ОК 02
	<p>Лабораторная работа №5 Исследование функциональных схем мультиплексоров и демультиплексоров</p>	1	ОК 01, ОК 02

Тема 4.4 Комбинационные двоичные сумматоры	Содержание учебного материала Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построения и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным и последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров.	3	ОК 01, ОК 02
	Лабораторная работа № 6. Исследование функциональных схем сумматоров.	1	ОК 01, ОК 02
Тема 4.5 Цифровые компараторы	Содержание учебного материала Назначение и классификация цифровых компараторов – схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов.	2	ОК 01, ОК 02
Раздел 5 Цифровые запоминающие устройства		6	
Тема 5.1 Классификация и параметры запоминающих устройств	Содержание учебного материала Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по	2	ОК 01, ОК 02

	физическим принципам работы, по технологии изготовления, по способу изображения чисел, по способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации).		
Тема 5.2 Оперативные запоминающие устройства	Содержание учебного материала Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) – запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ логики и МДП – структур с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства (ОЗУ).	2	ОК 01, ОК 02
Тема 5.3 Постоянные запоминающие устройства	Содержание учебного материала Назначение и классификация постоянных запоминающих устройств. Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства (ПЗУ) масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств (ПЗУ).	2	ОК 01, ОК 02
Раздел 6 Аналого-		6	

цифровые (АЦП) и цифро-аналоговые преобразователи (ЦАП) информации			
Тема 6.1 Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	Содержание учебного материала Назначение и основные параметры цифро-аналоговых преобразователей. Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионным резисторными матрицами и безматричные ЦАП. Построение и принцип работы схемы ЦАП с прецизионным резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей (ЦАП).	2	ОК 01, ОК 02
Тема 6.2 Аналого-цифровые (АЦП) преобразователи информации	Содержание учебного материала Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналогово-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей (АЦП).	2	ОК 01, ОК 02
	Лабораторная работа №7 Исследования работы АЦП и ЦАП	2	
Раздел 7 Микропроцессоры и микропроцессорные устройства		2	

Тема 7.1 Общие сведения о микропроцессорах и микропроцессорных системах	Содержание учебного материала Основные определения и понятия о микропроцессорах, как одного из примеров цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принцип схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микро-ЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств.	1	ОК 01, ОК 02
Тема 7.2 Микропроцессорные устройства	Содержание учебного материала Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояние захвата, прерывания, останова. Понятие о программном обеспечении.	1	ОК 01, ОК 02
Самостоятельная работа		16	
Промежуточная аттестация	Экзамен	18	
ИТОГО		98	

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

3.1. Требования к материально-техническому обеспечению

Реализация рабочей программы дисциплины требует наличия лаборатории «Цифровой схемотехники»

Оборудование лаборатории и рабочих мест лаборатории:

- рабочие места по количеству обучающихся (стол, стулья аудиторные);
- шкафы-стеллажи для размещения учебно-наглядных пособий и документации;
- оборудованное рабочее место преподавателя (стол, кресло, персональный компьютер, локальная сеть с выходом в Internet);
- плакаты по разделам и темам программы;
- стенды-макеты с образцами цифровых интегральных микросхем;
- стенды-макеты устройств цифровой схемотехники;
- стенды-макеты схем последовательных и комбинационных цифровых устройств;
- комплекты слайдов в режиме презентации по разделам и темам программы;
- демонстрационный стол;
- комплект тематических демонстрационных и обучающих компьютерных программ по разделам и темам дисциплины;
- карточки для тестового контроля знаний по темам программы;
- инструкционные карты для выполнения лабораторных работ;
- рабочие тетради для выполнения отчётов по лабораторным работам;
- мультимедийные обучающие программы по разделам и темам программы;
- комплект электропитающих устройств обеспечения бесперебойного стабилизированного постоянного напряжения;
- лабораторные стенды для проведения исследований базовых логических элементов и устройств в ЦИМС по программе;
- процессорный комплект с набором сменных плат для исследования однокристального микропроцессора;
- измерительные приборы: электронные цифровые вольтметры и амперметры, частотомеры, осциллографы одно- и двухлучевые, универсальный стрелочный (ампервольтметр, мультиметр);
- генераторы частоты и импульсов;
- электронный измеритель потенциалов;
- комплекты монтажных инструментов (набор отвёрток, плоскогубцы, бокорезы, паяльник с принадлежностями для пайки, пинцеты, измерительные щупы);
- наборы элементов и компонентов: цифровые интегральные микросхемы, резисторы (постоянные и переменные), конденсаторы (постоянные и переменные), и другие элементы цифровой схемотехники;

Технические средства обучения:

- мультимедийный проектор;
- электронная интерактивная копирующая доска (металлопластиковая доска);
- персональный компьютер ;
- проекционный (настенно-потолочный) экран;

3.2. Информационное обеспечение обучения. Перечень рекомендуемых учебных изданий, Интернет-ресурсов, дополнительной литературы.

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы для использования в образовательном процессе.

При формировании библиотечного фонда образовательной организации выбирается не менее одного издания из перечисленных ниже печатных изданий и (или) электронных изданий в качестве основного, при этом список может быть дополнен новыми изданиями.

Основная литература:

1. **Фролов, В.А.** Цифровая схемотехника: учебник: в 4 частях. Часть 1 – Основы цифровой схемотехники/ В.А. Фролов. — Москва: ФГБУ ДПО «УМЦ ЖДТ», 2020. – 292 с. - Текст: электронный // УМЦ ЖДТ: электронная библиотека. — URL: <http://umczdt.ru/books/1194/242200/> (дата обращения: 21.05.2026).

Дополнительная литература:

1. **Миленина, С. А.** Электроника и схемотехника: учебник и практикум для среднего профессионального образования / С. А. Миленина; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва: Издательство Юрайт, 2026. — 277 с. — (Профессиональное образование). — ISBN 978-5-534-19818-8. — Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/585266> (дата обращения: 21.05.2026).

2. **Фролов, В.А.** Цифровая схемотехника: учебник: в 4 частях. Часть 2

– Представление информации в цифровых устройствах / В.А. Фролов. — Москва: ФГБУ ДПО «УМЦ ЖДТ», 2020. – 400 с. - Текст: электронный // УМЦ ЖДТ: электронная библиотека. — URL : <http://umczt.ru/books/1194/242201/> (дата обращения: 21.05.2026).

3. **Фролов, В.А.** Цифровая схемотехника: учебник: в 4 частях. Часть 3 – Арифметическо-логические основы цифровой схемотехники. — Москва: ФГБУ ДПО «УМЦ ЖДТ», 2020. – 600 с. - Текст: электронный // УМЦ ЖДТ: электронная библиотека. — URL : <http://umczt.ru/books/1194/242202/> (дата обращения: 21.05.2026).

4. **Фролов, В.А.** Цифровая схемотехника: учебник: в 4 частях. Часть 4 – Цифровые устройства обработки информации. — Москва: ФГБУ ДПО «УМЦ ЖДТ», 2020. - 516 с. - Текст: электронный // УМЦ ЖДТ: электронная библиотека. — URL : <http://umczt.ru/books/1194/242204/> (дата обращения: 21.05.2026).

Интернет - ресурсы:

1. <https://urait.ru> - Электронная образовательная платформа ЮРАЙТ.
2. <https://umczt.ru/> - Электронная библиотека УМЦ ЖДТ

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения дисциплины осуществляется преподавателем в процессе проведения практических и лабораторных занятий, различных видов опроса, тестирования, выполнения обучающимися индивидуальных заданий, решения ситуационных задач.

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
1	2
Умения:	
– использовать типовые средства вычислительной техники и программного обеспечения	экспертное наблюдение и оценка на лабораторных и практических занятиях, решение ситуационных

<p>-проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.</p>	<p>задач</p>
<p>Знания:</p>	
<ul style="list-style-type: none"> – виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники 	<p>различные виды опроса, выполнение индивидуальных домашних заданий, решение ситуационных задач, тестирование</p>