

**РОСЖЕЛДОР**  
Федеральное государственное бюджетное  
образовательное учреждение высшего образования  
Ростовский государственный университет путей сообщения  
(ФГБОУ ВО РГУПС)  
Владикавказский техникум железнодорожного транспорта  
(ВлТЖТ – филиал РГУПС)

**РАБОЧАЯ ПРОГРАММА**  
**УЧЕБНОЙ ДИСЦИПЛИНЫ**  
**ОП.06 ЦИФРОВАЯ СХЕМОТЕХНИКА**

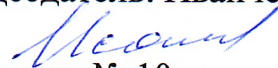
для специальности:

**23.02.09 АВТОМАТИКА И ТЕЛЕМЕХАНИКА НА ТРАНСПОРТЕ**  
(железнодорожном транспорте)

***Базовая подготовка среднего профессионального образования***

**2026 г.**

Рассмотрена  
цикловой (предметной)  
комиссией Общепрофессиональных дисциплин  
Председатель: Иванченко О.М.

  
Протокол № 10  
«15» июня 2026 г.

Утверждаю:

Заместитель  
директора по УР  
Б.М.Кодзаева



«15» июня 2026 г.

Рабочая программа учебной дисциплины ОП.06 Цифровая схемотехника является частью программы подготовки специалистов среднего звена по специальностям технологического профиля СПО, разработана с учетом требований ФГОС СПО (23.02.09 Автоматика и телемеханика на транспорте (железнодорожном транспорте) (приказ Министерства просвещения РФ от 27.08.2024г. №608) и профиля профессионального образования в пределах освоения ОПОП СПО на базе основного общего образования.

Организация разработчик: Владикавказский техникум железнодорожного транспорта – филиал государственного бюджетного образовательного учреждения высшего образования Ростовский государственный университет путей сообщения (далее ВлТЖТ – филиал РГУПС)

Разработчики: Тимонин П.М.. - преподаватель ВлТЖТ – филиала РГУПС

Рекомендована методическим советом ВлТЖТ – филиала РГУПС.

## **СОДЕРЖАНИЕ**

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

# 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.06 ЦИФРОВАЯ СХЕМОТЕХНИКА

## 1.1. Место дисциплины в структуре основной профессиональной образовательной программы:

Учебная дисциплина «Цифровая схемотехника» является обязательной частью общепрофессионального цикла основной образовательной программы в соответствии с ФГОС СПО по специальности 23.02.09 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 23.02.09 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ОК 01-ОК 06, ОК 09

## 1.2. Цель и планируемые результаты освоения дисциплины

В рамках программы учебной дисциплины обучающимися усваиваются умения и знания:

Код ПК, ОК	Умения	Знания
ОК 01-06, ОК 09	– использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	– виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники.

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	98
в том числе:	
теоретическое обучение	48
лабораторные работы	8
практические занятия	8
Самостоятельная работа	16
Консультации	-
Промежуточная аттестация (экзамен)	18

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<b>Введение</b>	<p><b>Содержание учебного материала</b></p> <p>Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте</p>	<b>2</b>	ОК 01-06, ОК 09
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		<b>8</b>	
<b>Тема 1.1. Формы представления числовой информации в цифровых устройствах</b>	<p><b>Содержание учебного материала</b></p> <p>Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления).</p> <p>Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда</p>	<b>3</b>	ОК 01-06, ОК 09
	<p><b>В том числе, практических занятий</b></p> <p><b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления.</p> <p><b>Практическое занятие № 2.</b> Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»</p>	<b>2</b>	
	<b>Тема 1.2. Арифметические</b>	<p><b>Содержание учебного материала</b></p> <p>Особенности выполнения арифметических операций с многоразрядными двоичными</p>	

<b>операции кодированными числами</b>	<b>с</b>	кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		
		<b>В том числе, практических занятий</b>	2	
		<b>Практическое занятие № 3.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.		
<b>Самостоятельная работа по разделу 1</b>			<b>2</b>	
<b>Раздел 2. Логические основы цифровой схемотехники</b>			<b>14</b>	
<b>Тема 2.1. Функциональная логики</b>	<b>2.1.</b>	<b>Содержание учебного материала</b>	3	ОК 01-06, ОК 09
		Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций		
		<b>В том числе, практических занятий</b>		
<b>Практическое занятие № 4.</b> Формы представления функций алгебры логики и их минимизация.				
<b>Тема 2.2. Основы синтеза цифровых логических устройств</b>	<b>2.2.</b>	<b>Содержание учебного материала</b>	3	ОК 01-06, ОК 09
		Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных		

	<p>функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств</p>		
	<b>В том числе, практических занятий</b>	1	
	<b>Практическое занятие № 5.</b> Построение схем цифровых логических устройств методом синтеза.		
<b>Тема 2.3. Цифровые интегральные микросхемы</b>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений.</p> <p>Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств</p>	2	ОК 01-06, ОК 09
<b>Самостоятельная работа по разделу 2</b>		6	
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		20	
<b>Тема 3.1 Цифровые триггерные схемы</b>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.</p> <p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и</p>	8	ОК 01-06, ОК 09

	<p>двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров T-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: <math>RS \rightarrow T</math>; <math>D \rightarrow T</math>; <math>RST \rightarrow D</math>; <math>RST \rightarrow JK</math>; <math>JK \rightarrow RS</math>; <math>JK \rightarrow T</math>; <math>JK \rightarrow D</math>. Условное графическое обозначение триггеров</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 1.</b> Исследование работы интегральных триггеров на логических элементах»</p>	1	
<p><b>Тема 3.2. Цифровые счетчики импульсов</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика</p> <p>Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.</p> <p>Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)</p> <p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 2.</b> Исследование функциональных схем счетчиков.</p>	5	ОК 01-06, ОК 09
<p><b>Тема 3.3. Регистры</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и</p>	3	ОК 01-06, ОК 09

	<p>параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры.</p> <p>Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов</p>		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 3.</b> Исследование функциональных схем регистров		
<b>Самостоятельная работа по разделу 3</b>		<b>4</b>	
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>22</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 01-06, ОК 09
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы.		
	Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 4.</b> Исследование функциональных схем шифраторов и дешифраторов»		
<b>Тема 4.2. Преобразователи кодов</b>	<b>Содержание учебного материала</b>	<b>6</b>	ОК 01-06, ОК 09
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов.		
	Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 6.</b> Логическое проектирование счетных схем		
<b>Тема 4.3.</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 01-06, ОК 09

<b>Мультиплексоры и демультиплексоры</b>	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мульти-плексоров и демультиплексоров		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 5.</b> Исследование функциональных схем мультиплексоров и демультиплексоров.		
<b>Тема 4.4. Комбинационные двоичные сумматоры</b>	<b>Содержание учебного материала</b>	4	ОК 01-06, ОК 09
	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 6.</b> Исследование функциональных схем сумматоров.		
<b>Тема 4.5. Цифровые компараторы</b>	<b>Содержание учебного материала</b>	2	
	Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов		
<b>Самостоятельная работа по разделу 4</b>		<b>2</b>	
<b>Раздел 5. Цифровые запоминающие устройства</b>		<b>6</b>	

<b>Тема</b> <b>Классификация</b> <b>параметры</b> <b>запоминающих</b> <b>устройств</b>	<b>5.1.</b> <b>и</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01-06, ОК 09
		Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стекковая, ассоциативная, непосредственная и прямой адресации)		
<b>Тема 5.2. Оперативные</b> <b>запоминающие</b> <b>устройства</b>		<b>Содержание учебного материала</b>	<b>2</b>	ОК 01-06, ОК 09
		Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства		
<b>Тема 5.3. Постоянные</b> <b>запоминающие</b> <b>устройства</b>		<b>Содержание учебного материала</b>	<b>1</b>	ОК 01-06, ОК 09
		Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств		
<b>Самостоятельная работа по разделу 5</b>			<b>1</b>	
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>			<b>4</b>	
<b>Тема 6.1. Цифро-</b> <b>аналоговые</b> <b>преобразователи (ЦАП)</b> <b>кода в напряжение</b>		<b>Содержание учебного материала</b>	<b>2</b>	ОК 01-06, ОК 09
		Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей		

	и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 7.</b> Исследование функциональных схем цифро-аналоговых преобразователей»		
<b>Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации</b>	<b>Содержание учебного материала</b>	2	ОК 01-06, ОК 09
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		
	<b>В том числе, лабораторных работ</b>	1	
	<b>Лабораторная работа № 8.</b> Исследование функциональных схем аналого-цифровые преобразователей»		
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		<b>4</b>	
<b>Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах</b>	<b>Содержание учебного материала</b>	2	ОК 01-06, ОК 09
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	1	ОК 01-06, ОК 09
<b>Самостоятельная работа по разделу 7</b>		1	
<b>Промежуточная аттестация</b>		<b>18</b>	
<b>Всего</b>		<b>98</b>	

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.06 «ЦИФРОВАЯ СХЕМОТЕХНИКА»**

**3.1. Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:**

Лаборатория «Цифровой схемотехники», оснащенная в соответствии с приложением 3 ООП по специальности 23.02.09 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

#### **3.2. Информационное обеспечение реализации программы**

Для реализации программы библиотечный фонд образовательной организации имеет печатные и электронные образовательные и информационные ресурсы, используемые в образовательном процессе

##### **3.2.1 Электронные издания и ресурсы**

1. Смиян Е.В. Схемотехнические решения построения и контроля цифровых устройств: учеб. пособие. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2018. — 183 с. Режим доступа - <https://umczt.ru/read/18726/?page=3>

1 Фролов В.А. Электронная техника: в 2 ч. Ч. 2: Схемотехника электронных схем: учебник / - М. : УМЦ ЖДТ, 2015 Режим доступа - <http://umczt.ru/books/44/18676/>

#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<ul style="list-style-type: none"> <li>- виды информации и способы ее представления в ЭВМ.</li> <li>- алгоритмы функционирования цифровой схемотехники.</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся перечисляет виды информации и способы ее представления в ЭВМ;</li> <li>- воспроизводит алгоритмы функционирования цифровой схемотехники.</li> </ul>	<ul style="list-style-type: none"> <li>различные виды опроса, решение задач, тестирование</li> </ul>
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<ul style="list-style-type: none"> <li>- использовать типовые средства вычислительной техники и программного обеспечения.</li> <li>- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения;</li> <li>- анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам;</li> <li>- проявление культуры потребления информации, умений и навыков пользования компьютерной техникой, навыков отбора и критического анализа информации, умения ориентироваться в информационном пространстве.</li> </ul>	<ul style="list-style-type: none"> <li>экспертное наблюдение и оценка на лабораторных и практических занятиях</li> </ul>